

第2回 IAS-YNU Seminar Series 先端科学高等研究院

The 1st Seminar of Research Unit for Extremely
Energy-Efficient Processors

超省エネルギープロセッサ研究ユニット第1回セミナー

Date: March 30 (Monday), 2015, 10:00 – 11:30

日程: 平成27年3月30日(月) 10:00~11:30

Place: Electrical and Computer Eng. Bldg. 4F, Seminar room 2.

場所: 電子情報工学科棟4階演習室2

【Program】

10:00 – 10:20

Research overview of the research unit for extremely energy-efficient processors (Nobuyuki Yoshikawa, Professor)

超省エネルギープロセッサ研究ユニットの研究概要 (教授 吉川信行)

10:20 – 10:30

Cell library for adiabatic quantum-flux-parametron circuits and its high-speed test, and reversible AQFP logic circuits (Naoki Takeuchi, IAS Associate Professor)

AQFPセルライブラリと高速測定、ならびに可逆論理回路 (IAS准教授 竹内尚輝)

10:30 – 10:40

EDA development and architecture of adiabatic quantum-flux-parametron processors (Christopher Ayala, IAS Assistant Professor)

EDA開発とAQFPプロセッサアーキテクチャ (IAS研究教員 Christopher Ayala)

10:40 – 10:50

Comparators using adiabatic quantum flux parametron (Yuki Yamanashi, Associate Professor)

AQFPを用いたコンパレータ (准教授 山梨裕希)

10:50 – 11:00

Operation of adiabatic quantum-flux-parametron circuits in cryocooler (Hideo Suzuki, IAS Assistant Professor)

AQFPの冷凍機実装 (IAS研究教員 鈴木秀雄)

11:00 – 11:30

Discussion

全体討論